

Regelung des Verfahrens zum Vorziehen von Leistungen im Master-Studiengang Computer Engineering gem. AM 57/17

Voraussetzungen zum **einmaligen** Vorziehen von Master-Leistungen:

- Alle Prüfungen im 1. Studienabschnitt erfolgreich absolviert
- Erbrachte abschlussrelevante ECTS im Bachelor-Studium: mind. 152 LP
- Die Bachelor-Arbeit muss angemeldet sein

1. Antragsstellung an das Zentrale Prüfungssekretariat Computer Engineering (Sprechzeiten unter [1]) unter Abgabe des folgenden Antragsformulars:

„Anmeldung von Veranstaltungen im Vorgriff auf das Masterstudium“
zu finden unter [2]

Hinweis:

- a. **Vollständig** ausgefüllter Antrag inklusive LV-Nr., LV-Name , Modul-Nr., Modulname und Anzahl ECTS
 - b. Die Modulnummern finden Sie auf der Rückseite
 - c. Sollte die Anzahl der Zeilen nicht reichen, dann bitte auf der Rückseite handschriftlich ergänzen.
 - d. ACHTUNG: 30 ECTS dürfen insgesamt nicht überschritten werden
2. Nach Genehmigung des Antrages durch das ZPS:
 - a. Aufsuchen des entsprechenden LVMs (bitte Kopie mitbringen!):
 - i. Elektrotechnik, Informationen unter [3]
 - ii. Informatik, Informationen unter [4]

[1] <https://www.uni-paderborn.de/zv/3-2/>

[2] <http://www.uni-paderborn.de/zv/3-2/fak-eim/computer-engineeringingenieurinformatik/formulare/>

[3] <http://ei.uni-paderborn.de/studium/studienorganisation/paul-buero-eim-e/>

[4] Joachim Scharfenbaum, Raum E1.101

Master Computer Engineering (CEMA)

Pflichtbereich

- M.079.01251 Pflichtmodul Informatik I
- M.079.01252 Pflichtmodul Informatik II
- M.048.45001 Pflichtmodul Elektrotechnik I
- M.048.45002 Pflichtmodul Elektrotechnik II
- M.079.01254 Projektgruppe
- M.048.42941 Wissenschaftliches Arbeiten

Wahlpflichtbereich

Vertiefungsgebiet "Communication and Networks"

- M.079.01260 Einführung in die Kryptographie
- M.079.01261 Empiric performance evaluation
- M.079.01262 Fortgeschrittene verteilte Algorithmen und Datenstrukturen
- M.079.01263 Future Internet
- M.079.01267 Mobile Communication
- M.079.01269 Network Simulation
- M.079.01228 Cryptography
- M.048.92019 Optical Communication A
- M.048.92020 Optical Communication B
- M.048.92021 Optical Communication C
- M.048.24010 Optimale und Adaptive Filter
- M.079.01271 Routing and Data Management in Networks
- M.048.92014 Topics in Signal Processing
- M.079.01273 Vehicular Networking
- M.048.92035 Wireless Communications

Vertiefungsgebiet "Computer Systems"

- M.079.01255 Adaptive Hardware and Systems
- M.048.92007 Algorithms and Tools for Test and Diagnosis of Systems on a Chip
- M.079.01256 Algorithms for Synthesis and Optimization of Integrated Circuits
- M.079.01257 Architektur paralleler Rechner-systeme
- M.079.01259 Databases and Information Systems
- M.079.01261 Empiric performance evaluation
- M.079.01264 Hardware/Software Codesign
- M.079.01265 High-Performance Computing
- M.079.01266 Intelligenz in eingebetteten Systemen
- M.079.01270 Reconfigurable Computing
- M.048.25005 Test hochintegrierter Schaltungen

Vertiefungsgebiet "Control and Automation"

- M.048.92037 Advanced Control
- M.048.92001 Advanced System Theory
- M.048.92006 Advanced Topics in Robotics
- M.048.23003 Biomedizinische Messtechnik
- M.048.92042 Dynamic Programming and Stochastic Control
- M.048.27013 Geregelt Drehstromantriebe
- M.048.92012 Robotics
- M.048.27015 Ultraschall-Messtechnik
- M.048.22010 Umweltmesstechnik

Vertiefungsgebiet "Embedded Systems"

- M.079.01255 Adaptive Hardware and Systems
- M.048.92043 Advanced VLSI Design

- M.048.92007 Algorithms and Tools for Test and Diagnosis of Systems on Chip
- M.079.01256 Algorithms for Synthesis and Optimization of Integrated Circuits
- M.079.01257 Architektur paralleler Rechner-systeme
- M.079.01264 Hardware/Software Codesign
- M.079.01266 Intelligenz in eingebetteten Systemen
- M.079.01269 Network Simulation
- M.079.01270 Reconfigurable Computing
- M.048.25019 Schnelle integrierte Schaltungen für die leitungsgebundene Kommunikation
- M.079.01272 Software Quality Assurance
- M.048.25005 Test hochintegrierter Schaltungen
- M.079.01273 Vehicular Networking

Vertiefungsgebiet "Nano/Microelectronics"

- M.048.92043 Advanced VLSI Design
- M.048.92007 Algorithms and Tools for Test and Diagnosis of Systems on Chip
- M.079.01256 Algorithms for Synthesis and Optimization of Integrated Circuits
- M.048.11004 Einführung in die Hochfrequenztechnik
- M.048.25019 Schnelle integrierte Schaltungen für die leitungsgebundene Kommunikation
- M.048.11005 Halbleiterprozessertechnik
- M.048.92002 High-Frequency Engineering
- M.048.25009 Technologie hochintegrierter Schaltungen
- M.048.25005 Test hochintegrierter Schaltungen

Vertiefungsgebiet "Signal Image, and Speech Processing"

- M.048.92001 Advanced System Theory
- M.048.92008 Digital Image Processing I
- M.048.92010 Digital Image Processing II
- M.048.24001 Digitale Sprachsignalverarbeitung
- M.048.23006 Kognitive Sensorsysteme
- M.048.22008 Messstochastik
- M.048.24010 Optimale und adaptive Filter
- M.048.23012 Statistische Lernverfahren und Mustererkennung
- M.048.43019 Technische kognitive Systeme
- M.048.92030 Topics in Pattern Recognition and Machine Learning
- M.048.92014 Topics in Signal Processing
- M.048.24011 Videotechnik
- M.048.92035 Wireless Communications

AM 57/17 §10 (4): Es müssen Wahlpflichtmodule in Umfang von 24 LP aus einem Vertiefungsgebiet gewählt werden. Außerdem müssen weitere Wahlpflichtmodule im Umfang von 18 LP absolviert werden, wobei beliebig aus allen Vertiefungsgebieten gewählt werden kann. Insgesamt müssen 42 LP im Wahlpflichtbereich erreicht werden.

HINWEIS:

Keine Gewähr auf Vollständigkeit! Bitte informieren Sie sich in Ihrem Modulhandbuch!